

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 06-112879

(43)Date of publication of application : 22.04.1994

(51)Int.Cl.

H04B 7/26

G06F 9/06

(21)Application number : 04-260426

(71)Applicant : FUJITSU LTD

(22)Date of filing : 30.09.1992

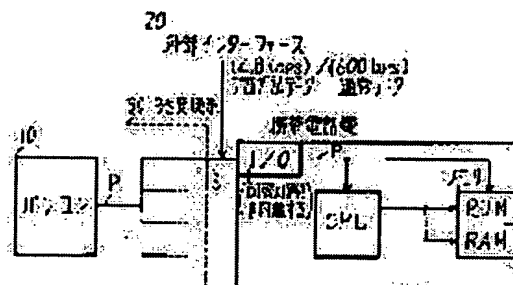
(72)Inventor : KONNO KAZUNORI

(54) PORTABLE TELEPHONE SET

(57)Abstract:

PURPOSE: To reduce a write time of program data by providing a function switching a transmission speed of input data at a high speed to an input section of the portable telephone set only when program data are written.

CONSTITUTION: When a CPU recognizes a write request of program data from a personal computer 10 to an I/O section, a changeover circuit of the I/O section selects a transmission speed of input data from a usual 600bps into a high transmission speed 4.8kbps when the program is written. The program data are sent at the high speed of 4.8kbps immediately and a P/S conversion system 30 converts the data into serial data, which are inputted to a portable telephone set in which the data are converted into parallel data and written in a memory ROM. The program is written efficiently to each memory of n-sets of portable telephone sets with 1:n by connecting plural (n) output lines in parallel from one personal computer.



LEGAL STATUS

[Date of request for examination] 16.04.1999

[Date of sending the examiner's decision of rejection] 13.03.2001

[Kind of final disposal of application other than
the examiner's decision of rejection or
application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection] 2001-05672

[Date of requesting appeal against examiner's decision of rejection] 12.04.2001

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開平6-112879

(43)公開日 平成 6 年(1994) 4 月22日

(51)Int.Cl.⁵

H 0 4 B 7/26

G 0 6 F 9/06

識別記号

V 9297-5K

4 4 0 F 9367-5B

庁内整理番号

F I

技術表示箇所

審査請求 未請求 請求項の数1(全 3 頁)

(21)出願番号

特願平4-260426

(22)出願日

平成 4 年(1992) 9 月30日

(71)出願人 000005223

富士通株式会社

神奈川県川崎市中原区上小田中1015番地

(72)発明者 今野 和則

神奈川県川崎市中原区上小田中1015番地

富士通株式会社内

(74)代理人 弁理士 井桁 貞一

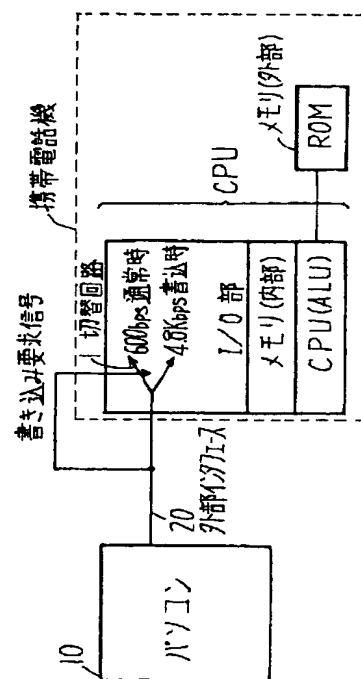
(54)【発明の名称】 携帯電話機

(57)【要約】

【目的】 携帯電話に特有のプログラムを携帯電話機の外部から入力し書き込む為のメモリROM を内部に持つ携帯電話機に関し、外部ツールの増大を避けて現存の外部インタフェースを用いてプログラムの書き込みを行う時の書込時間の短縮を目的とする。

【構成】 携帯電話機のメモリ (ROM) に携帯電話に特有のプログラムデータを書き込む時だけ該入力データの伝送速度を高速度に切り替える切替回路(1)を、携帯電話機の入力のI/O部に具えるように構成する。

本発明の携帯電話機の基本構成を示す原理図



1

【特許請求の範囲】

【請求項1】 携帯電話に特有のプログラムデータを外部から入力し書き込む為のメモリ(ROM)を内部に持つ携帯電話機において、該プログラムデータを書き込む時だけ該入力データの伝送速度を高速度に切り替える機能

(1)を該携帯電話機の入力部(I/O部)に具えたことを特徴とする携帯電話機。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は、携帯電話に特有のプログラムを外部から電氣的に書き込む為のメモリ(ROM)を内部に持つ携帯電話機に関する。

【0002】

【従来の技術】従来の携帯電話機は、その内部のメモリROMに携帯電話特有のプログラムを書き込む為に光学的な所謂ROMライタを使用したり、該メモリROMへ直接アクセスさせる様な方式が用いられており、その場合、メモリROMに書込まれているプログラムを消去するには、紫外線照射等の光学処理が必要であった。このプログラムのメモリROMへの書き込みと消去の動作を電氣的に行おうとすると、電氣的に書き込みと消去の出来るデバイスを使用する必要がある。また、其のデバイスを使用した場合でも、外部インタフェースを介した入力データの伝送速度が、通常時の速度600bpsであった場合は、その外部インタフェースで、記憶容量が例えば1Mbのメモリへの書き込みを行おうとした時には、前後の状態認識のロス時間を別として、正味の書込時間として約42分を要するものであった。

【0003】

【発明が解決しようとする課題】つまり、大量のプログラムデータを携帯電話機のメモリROMへ書き込みを行う時に、従来の光学的なROMライタや紫外線照射等を用いると外部ツールが増大し過ぎるし、現存の外部インタフェースを用いて通常時の速度600bpsで書き込みを行うと時間が掛かり過ぎるという問題点があった。本発明の目的は、外部ツールの増大を避けて現存の外部インタフェースを用いプログラムの書き込みを行う時の書込時間の短縮をすることにある。

【0004】

【課題を解決するための手段】この目的達成のための本発明の基本構成は、図1の原理図に示す如く、プログラムを送出するパソコン10との間の現在の外部インタフェース20を用いることで外部ツールの増大を避け、該外部インタフェース20を介してパソコン10からのプログラムを書き込む時だけ、通常時の伝送速度(600bps)を高速度の伝送速度(4.8kbps)に切替えて入力する切替回路1を携帯電話機の入出力のI/O部に設けて、パソコン10からのプログラムデータの携帯電話機内のメモリROMへの書き込み消去の時間を短縮するように構成する。

【0005】

2

【作用】本発明では、現存の携帯電話機が保有しているパソコン10との間の外部インタフェース20をそのまま使用するので外部ツールの増大は避けられ、携帯電話機は其の内部にメモリROMを効率良く実装できて且つ外部インタフェース20を介しパソコン10からのプログラムを書き込み消去する時だけ、データの伝送速度が高速度化され該I/O部に入力されるので、パソコン10からのプログラムデータの携帯電話機内のメモリROMへの書き込みと消去の時間が短縮される。

【0006】

【実施例】図2は本発明の実施例の携帯電話機の構成を示す。パソコン10から外部インタフェース20を介し携帯電話機のI/O部に、プログラムデータが入力する前に、実際にはパソコン10側のパラレルデータPをシリアルデータSに変換するP/S変換系30が必要であり、パソコン10からP/S変換系30を経由し携帯電話機へデータが送出される。携帯電話機側は、そのCPUがパソコン10からそのI/O部へのプログラムデータの書き込み要求信号を認識した後、I/O部の切替回路1にて、入力データの伝送速度を通常時の600bpsからプログラムを書き込む時の高速の伝送速度4.8kbpsに切り替えられる。パソコン10は、携帯電話機のI/O部の切替回路1における入力データの伝送速度の切替変更を確認した後、直ちに高速度の4.8kbpsのプログラムデータを送り始め、P/S変換系30にてシリアルデータに変換して携帯電話機に入力し、携帯電話機の内部にて再びパラレルデータに変換した後、メモリROMに書き込まれる。この場合、I/O部からメモリROMへの伝送速度は前述の速度4.8kbpsに比して速いので問題とならない。パソコン10は、全てのプログラムデータが送出されたことを確認すると、次にパソコン10と携帯電話機との間で送受するデータの和をチェックする所謂サムチェックを行い、其れが適正であれば携帯電話機へ信号を送り、プログラムデータの携帯電話機内のメモリROMへの書き込みが終了する。また、プログラムの一部を修正する時など全てのデータの書き込みを必要としない場合は、其のアドレスとデータとを伝送することにより、部分的に処理する所謂パッチ処理も可能となる。また、これ等の書込動作は全て、パソコン1個に対し携帯電話機1個の1対1で行われるものではなく、1個のパソコンからの出力線を複数nのパラレル接続とすることで、1対nでn個の携帯電話機の各メモリに効率良くプログラムの書き込みを行うことが出来る。逆に、メモリに書き込まれているプログラムを消去する場合でも、プログラムを意味しない或るデータ(例えば全て16進のFのオールF)をメモリROMに書き込むことで、書き込まれているプログラムデータの消去が効率的に行なえる。

【0007】

【発明の効果】以上説明した如く、本発明によれば、携帯電話機本体のインタフェースを用いることで、携帯電話機内のメモリROMへのパソコンからのプログラムの書

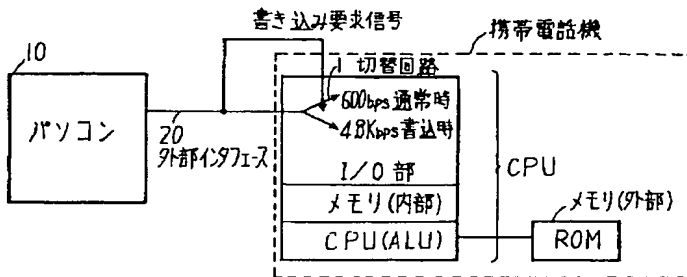
50

3

き替えが出来るので、携帯電話機内のメモリROMを外部に取り出す必要が無くなって、プログラムの書き込み・消去が容易になるだけでなく、其れに伴い、メモリROMを効率良く実装できて携帯電話機を小形化できるし、書き込み・消去の作業工数を低減できる効果が得られる。その上、携帯電話機がインタフェースからの入力データの伝送速度の切替機能を持ちプログラムの書き込み時のみ伝送速度を高速化するので、書込時間を短縮できる。例えば、メモリROMの容量が1Mbで書き込み速度が4.8 kbpsで *

【図1】

本発明の携帯電話機の基本構成を示す原理図



4

*あれば、書込時間を従来の書き込み速度が600bpsの時の前記約42分から約5分に短縮できるようになる。

【図面の簡単な説明】

【図1】 本発明の携帯電話機の基本構成を示す原理図

【図2】 本発明の実施例の携帯電話機の構成図

【符号の説明】

1 は携帯電話機の I/O部における入力データの伝送速度の切替回路、10はパソコン、20は外部インタフェースである。

【図2】

本発明の実施例の携帯電話機の構成図

